ACCESS METHOD TO ELECTRICALLY REWRITABLE NONVOLATILE MEMORY

Publication number: JP7281962 Publication date: 1995-10-27

Inventor: AMASHIRO JIYUNYA

Applicant: SANSEI DENSHI JAPAN KK

Classification:

G06F12/16; G06F12/16; (IPC1-7): G06F12/16

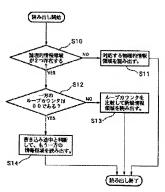
- European:

Application number: JP19940077144 19940415
Priority number(s): JP19940077144 19940415

Report a data error here

Abstract of JP7281962

PURPOSE:To ensure a normal access to an electrically rewritable nonvolatile memory despite the occurrence of abnormality of a power supply by having an access to a data storage part by means of plural state values stored in a state storage part. CONSTITUTION: A block which performs a reading operation is retrieved and it is confirmed whether there exist two same blocks (S10). When only one logical block is retrieved, the data are read out of this block (S11) and the processing ends. It is checked whether either one of both blocks has its state value '00' or not. If not, the state values of both blocks are compared with each other. Then the data are read out of the block that has the newer state value. If the state value is equal to '00', it is decided that the relevant block is kept in a reading state and the data are read out of the other block (S12). Then the processing ends. Thus the blocks can be normally read Out



Data supplied from the esp@cenet database - Worldwide

① 特許出願公開

® 公 開 特 許 公 報 (A) 平4-40589

®Int.Cl. 5 G 07 B 1/00 B 41 J 5/30 識別記号

庁内整理番号 8111-3E 8907-2C ❸公開 平成4年(1992)2月10日

| |寒杏詰求 未請求 請求項の数 1 (全6頁)

の発明の名称 荷札発行システム

②特 願 平2-147375

Z

@出 顯 平2(1990)6月7日

@発明者成田 清和 @発明者 池田 飯広 東京都港区虎ノ門1丁目7番12号 沖電気工業株式会社内 東京都港区虎ノ門1丁目7番12号 沖電気工業株式会社内

②発明者池田 敏広 東京都港区虎ノ門1丁目7番12号の出願人 沖電気工業株式会社 東京都港区虎ノ門1丁目7番12号

60代 理 人 弁理士 鈴木 敏明

明細書

1. 発明の名称

荷札発行システム

2. 特許請求の範囲

荷受人に関する情報が格納されている荷受人情報メモリと、

該荷受人情報メモリより読み出した荷受人の情報及び入力された印刷情報に基づいて荷札を印字 して発行する荷札プリンタと、

前記荷受人毎の荷物に関する荷物情報を格納する荷物情報メモリとを含む荷礼発行装置であって、

前記荷札の発行業務が終了した時点で荷物情報 をホストコンピュータへ送出する荷札発行システ ムにおいて、

前記ホストコンピュータ側に設けられて前記荷 受人情報メモリを更新するための更新情報が格納 されている更新情報メモリと、

前記ホストコンピュータ側に設けられて前記荷 物情報が送出されてきたか否かを判定する荷物情

1

報判定手段と、

該荷物情報判定手段の送出有りの判定で前記更 新情報メモリに更新情報が格納されているか否か を判定する更新情報制度手段と、

更新情報の有りの判定で該更新情報を前記荷札 発行装置へ転送する更新情報転送手段とを備える ことを特徴とする荷札発行システム。

発明の詳細な説明 (産業上の利用分野)

本発明は、複数の荷札発行装置が上位装置であるホストコンピュータに接続されている荷札発行 システムに関し、特に、荷札発行装置の荷受の更新 解メモリの内容をホストコンピュータからの更新 債報で更新する荷札発行システムに関する。

(従来の技術)

第2図は従来の荷札発行システムの構成図であ り、図中、1は荷札発行装置を示している。この 荷札発行装置1はホストコンピュータ2に対して 複数台接続されている。

荷札発行装置1は制御部3を有し、この制御部

3 には、操作部4、表示部5、有物情報メモリ 6、荷受人情報メモリ7及びプリンタ8がそれぞ れ接続されている。また、制御部3は通信制御部 9及び週信回線10を介してホストコンピュータ 2 に接続されている。

制術館3は荷札死行義屋1を構成する各部名制御管理と、ホスト行為屋1・一夕2個との間で各等から成り、次年の4年を法必要な情報や後述の背地を決めて情報を表示の背地をより、メモリアから情報を洗みでは、サイダンスを表示したり、多名種情報を表示するために用いられる。 表示 10 たり 1 を 1 を 1 を 1 を 2 を ために用いられる。 荷物情報メモリ6には荷物情報が格納されている。

第4回は荷物情報メモリの構成図であり、各 有受人毎に譲別用のインデックス「01」、 「02」、「03」…「n」が付され、各両数 人、例えば、沖太郎の氏名。住所、荷物の個数。 荷送人の氏名と住所等が記録されている。

荷受人情報メモリ7には荷受人情報が格納され

ている。この荷受人情報は定期的に荷物を搬送する等の特定の荷受人や通常の荷受人を追信した(名称)、住所等のテーブルを作成して構成されてい

プリンタ8は荷札に所定の印字を行なって荷札 を発行するために用いられる。

以上の構成を有する方が設置1において、有物の搬送準備をするために荷札を発行する場合権作品を発行して荷物の搬送すべき荷受この大力する。製作部名を入力する。製作部名はこりてを決力を決め、対応する前受人の成名(名称)、は特別の大力を決定し、対応する対し、表示部分に表示させる。また、操作数と、有機を対し、表示部分に表示させる。また、表示部分に表示させると、制御部名と、制御部名と、表示をはると、表示部分に表示させる。

次に、操作部4を更に操作し、表示部5上で編 集等の作業を行ない、印刷キーを押下すると、制 御部3の制御でブリンタ8が作動し、このブリン タ8により荷札に第5図に示す印字が行なわれ、

3

この荷札が発行される。

また、制御部3は同時に荷受人の荷物情報、例 えば、「冲太郎」の氏名、住所、荷物の個数、荷 送人の氏名と住所等を識別インデックスと共に荷 物値粉メモリらに格納する。

ところで、市、町、村のコードが変更された り、特定の荷受人を加入及び削除する必要が生じ た場合ホストコンピュータ2にその更新情報が入 力、保持されている。

そして、従来は操作者が操作部4を操作して通

4

また、逆にホストコンピュータ2より各商札発 行装置1に起動をかけ、更新情報を配送すること で、荷受人情報メモリ7の情報を更新することも **

(発明が解決しようとする課題)

しかし、荷札発行数置1側より転送要求を行な う場合には、操作者が操作師3を発作して転送要の を行なわない限り、更新情報の有無が不可決 で、更新時期が大幅に遅れ、荷物の避送に支障 きたす撲れがある上に、ホストコンピュータ2側 に定期又は不定期に転送要求を行なわなければな らず、非常に動質であった。

また、ホストコンピュータ2側より荷札発行装置 1 を起動させるシステムでは、荷札発行装置 1 が荷札発行業務を実行していたり、装置 1 の電源が投入されていない場合等には更新情報の転送が

不可能なので、ホストコンピュータ2が繰り返し て荷札発行装置1に起動をかけざるを得ず、従っ て、ホストコンピュータ2の処理負担が増加さ にに適信回線10の使用度が多くなるがあった。 分がけ回線使用コストが増加する欠点があった。

本発明はこのような点を解決するためになされたもので、ホストコンピュータ側の更新情報を自助的に荷礼発行装置に転送する荷札発行システムを提供するアトを目的トするものである。

(課題を解決するための手段)

れている更新情報メモリと、荷物情報が送出されてきたか否かを判定する荷物情報判定手段と、この判定手段の送出有りの判定で更新情報メモリに 明新情報が格納されているか否かを判定する更新情報判定手段と、更新情報有りの判定で新情報を荷札発行装置へ転送する更新情報転送手段とを備えることを特徴としている。

(作用)

以上の荷札発行システムにおいて、荷札発行装置よりホストコンピュータへ荷物情報が送出されると、荷物情報判定手段は荷物情報を受信したと判定する。

更新情報判定手段はこの判定で更新情報メモリ に更新情報が格納されているか否かを判定する。

更新情報が格納されている場合更新情報転送手 段は更新情報を荷札発行装置へ転送する。

従って、ホストコンピュータ側の更新情報を荷 札発行装置に自動的に、しかも迅速に転送することができる。

(実施例)

7

以下、本発明の実施例を図面を参照して詳細に説明する。

第1 図は本発明に係る荷札発行システムの構成 図である。

この第1図において、20は荷札発行装置を示し、この荷札発行装置20はホストコンピュータ 30に対して複数台並列に接続されている。

荷札発行装置20は制御部21を有し、この制 御部21には、操作部22、表示部23、荷物情 報メモリ24、荷受人情報メモリ25及びプリン タ28がそれぞれ接続されている。

8

が格納される。荷雯人情報メモリ25には、荷雯 人毎の氏名(名称)。住所等が荷雯人情報として 格納されており、道常の神雯人の氏名等の荷雯人 情報テーブルは操作節22の入力操作で識別イン デックスを付与されて作成されている。ブリンタ 26は荷札に所定の印字を行なって荷礼を発行す るために用いられる。

次に、本発明の荷札発行システムの動作を第1 図及び第3図のフローチャートにより説明する。 南遠人からの荷物が特定され、荷物の撤送率 を行なうために荷札を発行する場合 播作部 2 2 を 権作して推別インデックスを入力する (ステップ 」)・制部部 2 1 はこの識別インデックスに基づ いて荷受人情報メモリ 2 5 を検索し、対応する荷 受人の氏名、住所を読み出し、表示部 2 3 に表示 させる (ステップ2)。

また、操作部22を操作し、荷送人の氏名。住 所、荷物の個数等を入力し、これらを印刷情報と して表示部23に表示させる(ステップ3)。

次に、操作都22の操作で表示部23上で印刷 フォーマットに従い、編集等の作業を行ない、印刷キーを押下する(ステップ4)。

印刷キーが押下されると、制御部21はプリン ク26を制御し、プリンク26にて荷札への印字 を実行させ、第5図で示す荷札を発行させる(ス テップ5)。

荷札の発行が終了し、又は発行中に制御部21 は荷受人の荷物情報を荷物情報メモリ24に格納 させる(ステップ6)。この荷物情報は印刷情報 と同一であり、例えば、第4図に示すように、 商受人が神太郎の場合その氏名。住所、荷物の 個数、荷送人の氏名と住所等が戦別インデックス 「01」と共に荷物懐報メモリ24に格納され

以上の動作が繰り返され、他の荷受人「沖花 子」、「神次郎」…等の荷札が印字。発行され、 かつ荷受人毎の荷物情報が荷物情報メモリ2する 、操作館22により情報の伝送要求が入力され る。制御部21はこの入力で義務が終了したと刺 断し(ステップ?)、遠信制御部27を刺傷して 遺信回線28を介してホストコンピュータ30個 の遺信制御部32に起動信号(占有コマンド)を 送出する。

CPU31が通信制排除32を介して占有可能 アテンションを返送し、通信回線が占有される と、制御部21は内物情報メモリ24内の荷物情 数度20の機別のためにヘッダを付け、ホ ストコンピュータ30側へ送出する(ステップ

1 1

8).

ポストコンピュータ30側のCPU31は荷物情報を受信すると(ステップタ)、荷物情報有りの判断を行ない、CPU31はひき続きあかを場ませる。 大モリ31を検索し、更新情報が有をあかを場定する(ステップ10)・更新情報を読み出し、この更新情報を読み出し、この更新情報を認み出し、この責任報を選出28及び荷札発は28及び荷札発電20の適信制調路29を介して制御部21に転送する(ステップ11)。

1 2

ステップ 1 0 において更新情報が無い場合 CPU 3 1 は適信制御部3 2 等を介して荷札発行 接置 2 0 の制御部2 1 に転送情報無しを通知する (ステップ 1 3)。

一個、本ストコンピュータ30側において、更新情報メモリ33等には各荷札発行装置20毎に対
が計算を記されている。そして、更新情報を転送した場合転送した可礼発行装置20に 対応しているフラグを立てる。従って、荷札発行 装置20に同一の更新情報が転送されるのを防止することができる。

ところで、ホストコンピュータ30 側に転送された荷物情報はCPU31にて荷物管理処理に利用され、荷物の搬送終了処理や各種のデータ編集 等が行なわれる。

(発明の効果)

以上説明したように、本発明によれば、荷札発 行装配よりホストコンピュータへ荷物情報が送出 されると、ホストコンピュータ側で荷物情報を受 信したか否かを判定し、荷物情報を受信した場合 更新情報メモリに更新情報が格納されているか否かを制度し、更新情報が有る場合れ発行を確立 かを制情報を自動的に転送する場ようには使いて、 受受に提送する場合は、 受して行っています。 は行行なり担ををはなっています。 ができるというできる。

4. 図面の簡単な説明

第1 図は本発明に係る荷札発行システムの構成 図、第2 図は従来の荷札発行システムの構成図、 第3 図は本発明に係る動作フローチャート、第4 図は荷物情報メモリの構成図、第5 図は荷札の一 例を示す図である。

20…荷札発行装置、21…制御部、

22 … 操作部、24 … 荷物情報メモリ、

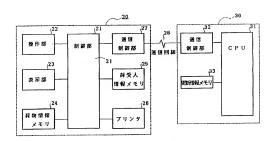
25…荷受人情報メモリ、26…プリンタ、

30…ホストコンピュータ、

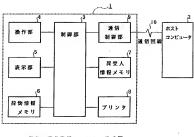
3 1 ··· 中央処理装置 (CPU)、

3 3 … 更新情報メモリ。

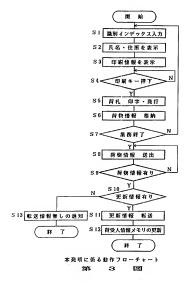
1 5



本発明の荷札発行システムの構成図 2143 1 [23]



従来の荷札発行システムの株成图 214 22 1251



01	沖太郎	
02	神花子	
03	神次郎	
J		
n	***************************************	

荷物情報メモリの構成図 第 4 2回



荷札の一例を示す図 94% 5 B21